# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2002-231485

(43)Date of publication of application: 16.08.2002

(51)Int.CI.

H05B 41/282

(21)Application number: 2001-026963

(71)Applicant : TOSHIBA LIGHTING &

**TECHNOLOGY CORP** 

(22)Date of filing:

02.02.2001

(72)Inventor: SHIOHAMA HIROCHIKA

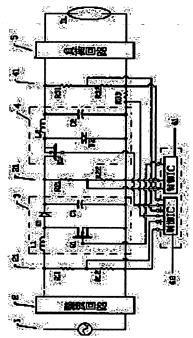
KONDO SADAO

ABE ISAO

# (54) HIGH PRESSURE DISCHARGE LAMP LIGHTING DEVICE AND LIGHTING SYSTEM

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a high pressure discharge lamp lighting device causing no extinction of a lamp by a fluctuation in commercial AC source voltage, and restraining heating and damage of a circuit element. SOLUTION: This high pressure discharge lamp lighting device has a rectifying circuit 2 for rectifying a commercial AC power source 1, a boosting chopper 3, and a step-down chopper 4. When a source voltage detecting means 21 detects a voltage drop in the commercial source voltage, output of the step-down chopper is reduced down to a level just before a lamp DL ceases to illuminate. Thus, when the source voltage is restored, the lamp can be quickly put in an ordinary lighting state, and the circuit can also be protected.



# LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号 🗸 特開2002-231485 (P2002-231485A)

(43)公開日 平成14年8月16日(2002.8.16)

(51) Int.Cl.7

識別記号

FΙ

テーマコート\*(参考)

H 0 5 B 41/282

H05B 41/29

C 3K072

## 審査請求 未請求 請求項の数2 〇L (全 5 頁)

(21)出願番号

特願2001-26963(P2001-26963)

(22)出願日 平成13年2月2日(2001.2.2)

(71)出願人 000003757

東芝ライテック株式会社

東京都品川区東品川四丁目3番1号

(72) 発明者 塩濱 弘親

東京都品川区東品川四丁目3番1号 東芝

ライテック株式会社内

(72)発明者 近藤 禎男

東京都品川区東品川四丁目3番1号 東芝

ライテック株式会社内

(74)代理人 100101834

弁理士 和泉 順一

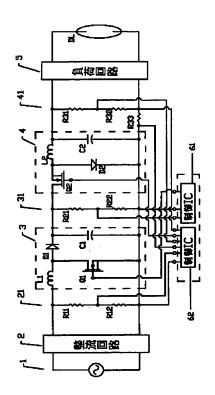
最終頁に続く

#### (54) 【発明の名称】 高圧放電ランプ点灯装置および照明装置

#### (57) 【要約】

【課題】商用交流電源電圧の変動によって、ランプが立 消えすることなく、また、回路素子の発熱、破損を抑制 する高圧放電ランプ点灯装置を提供する。

【解決手段】商用交流電源1を整流する整流回路2およ び昇圧チョッパー3、降圧チョッパー4を備えた高圧放 電ランプ点灯装置において、電源電圧検出手段21が商 用電源電圧の電圧の降下を検出した場合には、降圧チョ ッパーの出力をランプDLが立消えを生じさせないレベ ルまで低減している。これによって電源電圧が復帰した 場合には速やかに通常点灯状態とすることができ、回路 の保護も図ることができる。



#### 【特許請求の範囲】

【請求項1】商用交流電源電圧を直流電圧に変換する整 流回路と;商用交流電源電圧を検出する電源電圧検出手 段と;整流回路の出力側に設けられ少なくともスイッチ ング素子を含み直流電圧を所定の電圧値に昇圧する昇圧 チョッパーと; 昇圧チョッパーの出力側に設けられ昇圧 チョッパーの出力電圧を一定化して高圧放電ランプの点 灯用電力として出力する少なくともスイッチング素子を 含む降圧チョッパーと;電源電圧検出手段の検出値に応 じて、商用交流電圧が降下したときには、降圧チョッパ 10 一の出力電力を低減させる制御手段と;を具備している ことを特徴とする高圧放電ランプ点灯装置。

【請求項2】照明装置本体と;照明装置本体に支持され た請求項1記載の高圧放電ランプ点灯装置と;を具備し ていることを特徴とする照明装置。

### - 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】本発明は、高圧放電ランプ点 灯装置および照明装置に関する。

#### [0002]

【従来の技術】放電ランプは、電球などと異なり、電源 電圧の変動などにより点灯装置の入力電圧が低下する と、点灯が維持できなくなり、立ち消えを起こすことが ある。特に、水銀ランプ、メタルハライドランプといっ た髙圧放電ランプにおいては、一度立消えを生じると即 時に再始動することが困難であることが知られている。

【0003】一方、商用電源は、周囲の電気設備の電源 投入時や落雷などの影響によって短い時間ではあるが、 電源電圧が急激に低下する場合がある。

【0004】このような電源変動があった場合でもラン プが立消えしないようにするためにランプの供給電力を 維持しようとすると、回路を流れる電流が増加するた め、回路素子の発熱を招き、素子の劣化あるいは破損を 引き起こしてしまう虞があった。

【0005】このため、電源電圧の低下があった場合に は、昇圧チョッパーの出力を停止する保護回路が設けら れているものが多い。しかしながら電源電圧変動によっ て保護回路が動作してしまい点灯中の高圧放電ランプが 立消えした場合、電源電圧が復帰しても再度高圧放電ラ ンプが始動するまで数分から10数分を要してしまうた め問題があった。

【0006】また、特開平9-167695号公報に は、バッテリーの電源電圧の低下が生じた場合に、昇圧 回路の昇圧電圧を低下させた後にランプを消灯させるこ とによって回路の破損を抑止する車両用放電灯の点灯回 路(従来例)が開示されている。

## [0007]

【発明が解決しようとする課題】しかしながら、従来例 のように昇圧回路にて昇圧する電圧を制御するために、 昇圧チョッパーの昇圧値を変えることは昇圧チョッパー 50 って、所定の昇圧電圧を得るため、昇圧チョッパーのス

の基準電圧を切り替えるなどして昇圧比を切り替えるこ とにより行っている。しかしながらこのような方法で は、基準電圧を切り替えるための部品を備えなければな らずその制御回路が煩雑となる。このため、回路が大き くなるなどの不具合が生じることになる。

【0008】また、従来例に記載されているように、回 路素子の保護のためランプを一度消灯してしまうと、電 源が復帰したときにランプが再度始動するのが困難とな る。このため、次に始動させる場合には高圧放電ランプ に通常の始動時よりもさらに高い高圧パルスを印加する などの方法を要するが、このような再始動に必要な高い 高圧パルスを印加させる始動回路を設置しなければなら ず、回路の大型化および高コストになるなどの問題があ った。

【0009】そこで、本発明は、簡単な構成で電源変動 が生じた場合にでも高圧放電ランプが立消えることを抑 制し、かつ回路の損失を低減および破損を抑止可能な高 圧放電ランプ点灯装置およびそれを用いた照明装置を提 供する。

#### [0010] 20

【課題を解決するための手段】請求項1の発明の高圧放 電ランプ点灯装置は、商用交流電源電圧を直流電圧に変 換する整流回路と;商用交流電源電圧を検出する電源電 圧検出手段と;整流回路の出力側に設けられ少なくとも スイッチング素子を含み直流電圧を所定の電圧値に昇圧 する昇圧チョッパーと; 昇圧チョッパーの出力側に設け られ昇圧チョッパーの出力電圧を一定化して高圧放電ラ ンプの点灯用電力として出力する少なくともスイッチン グ素子を含む降圧チョッパーと;電源電圧検出手段の検 出値に応じて、商用交流電圧が降下したときには、降圧 チョッパーの出力電力を低減させる制御手段と;を具備

【0011】本発明および以下の各発明において、特に 指定しない限り、用語の定義および技術的な意味は次に

【0012】整流回路は、商用交流電圧を直流電圧に変 換するもので全波整流回路および平滑回路などによって 構成されている。

【0013】電源電圧検出手段は、整流回路の入力端、 出力端または全波整流回路と平滑回路の間に現れた電圧 を分圧するまたはトランスなどを介して変圧するなどに よって電源電圧を検出している。

【0014】昇圧チョッパーは、インダクタンス素子、 整流素子、コンデンサ素子およびスイッチング素子など を含んでおり、スイッチングの制御により入力電圧を所 定の電圧値に昇圧させて出力する機能を有している。昇 圧チョッパーはアクティブフィルターの役割も含んでい

【0015】また、昇圧電圧の出力電圧検出しそれによ

イッチング素子の制御を行なうことは、汎用の昇圧チョッパーの制御 I Cを流用することにより、回路構成を簡略化することもできる。

【0016】降圧チョッパーは、インダクタンス素子、整流素子、コンデンサ素子およびスイッチング素子などを含んでおり、スイッチングの制御により入力電圧を所定の電圧値に降圧させ出力する機能を有している。この出力電力は、負荷である高圧放電ランプのランプ電力として付勢される。

【0017】制御手段は、電源電圧検出手段によって、電源電圧の値を検出し、その検出電圧値により、降圧チョッパーのスイッチング素子を制御することにより所望の降圧電力値を出力する機能を有している。また、制御手段は、マイクロコンピュータを用いることもできる。マイクロコンピュータを用いることで、回路の簡略化および小型化を図ることができる。また、マイクロコンピュータを用いることで、上記機能のほか点灯装置の制御、例えば、始動時の始動装置の制御、ランプの調光、点灯装置の異常時に回路を停止させるなどを行い点灯装置の保護機能などを持つことも許容する。

【0018】高圧放電ランプは、水銀ランプ、メタルハライドランプ、高圧ナトリウムランプおよびセラミックメタルハライドランプ等を許容する。高圧放電ランプは交流点灯方式および直流点灯方式どちらでも採用することができる。交流点灯方式の場合、降圧チョッパーの出力端にフルブリッジ回路などによる極性反転回路を設けることによって交流電圧を得ることができる。またランプの始動性を向上させるため、高圧パルス電圧を発生するイグナイタ回路を設けても良い。

【0019】請求項1の発明によれば、電源電圧低下によって降圧チョッパーの出力電力を低減させることによって、昇圧チョッパーに流れる電流値が増加するのを抑止でき、回路素子の発熱、素子の劣化、破損を低減することができる。

【0020】また、昇圧チョッパーの制御は、汎用されている昇圧チョッパーICを用いているため、回路部品が増加することもなく、回路の大型化、高コスト化を妨げる。

【0021】請求項2の発明の照明装置は、照明装置本体と;照明装置本体に支持された請求項1記載の高圧放電ランプ点灯装置と;を具備している。

【0022】本発明において、照明装置とは、高圧放電ランプの発光を利用するあらゆる装置を意味しており、たとえば照明器具、液晶などのバックライト、自動車用ヘッドライトなどを含む。

【0023】請求項2の発明によれば、請求項1の効果を奏する照明装置を提供できる。

[0024]

【発明の実施の形態】本発明の第1の実施形態である高 圧放電ランプ点灯装置を図1を参照して説明する。図1 は、高圧放電ランプ点灯装置の回路図である。

【0025】図1の点灯回路図において、交流電源1の二次側に整流回路2、昇圧チョッパー3、降圧チョッパー4および負荷回路5および高圧放電ランプDLを順次接続している。

【0026】交流電源1は、商用200V交流電源である。この種の商用交流電源は、落雷および周囲の電気設備の影響などによって短時間の電圧低下(例えば、2秒100Vなど)が生じる場合があるものである。

10 【0027】整流回路2は、図示はしないが、過電流ヒューズ、雑音防止回路、ブリッジ型全波整流回路、平滑 回路などからなり、商用交流電源を整流し、直流電源を 出力している。

【0028】電源電圧検出手段21は、整流回路2の出力端に分圧抵抗R11、R12が直列接続されており、抵抗R12に現れた電圧を検出している。

【0029】昇圧チョッパー3は、整流回路2にインダ クタンスL1、スイッチング素子Q1の直列回路が接続 されている。スイッチング素子Q1の両端には逆流素子 20 用のダイオードD1を介して平滑用のコンデンサC1が 接続されている。また、スイッチング素子Q1は、電界 効果型トランジスタ(FET)を用いており、FETQ 1のドレインがインダクタンスL1とダイオードD1の 接続端に、FETQ1のソースコンデンサC1と整流回 路2の出力端に接続されている。FETQ1のゲート は、昇圧チョッパー制御 I C 6 1 と接続されている。昇 圧チョッパー3はFETQ1のスイッチングにより、コ ンデンサC1にかかる電圧を出力している。また、コン デンサC1と並列に分圧抵抗R21、R22が直列に接 30 続されて、昇圧チョッパー3の出力電圧を検出し昇圧チ ョッパー制御手段 I C 6 1 に出力している。昇圧チョッ パー制御手段IC61は、FETQ1のスイッチング制 御を行い昇圧チョッパー3の出力電力を一定に制御して いる。

【0030】つまり、FETQ1がオンすることにより 整流回路2からインダクタンスL1に電流が流れてエネ ルギーが蓄積されFETQ1がオフすることによりイン ダクタンスL1に誘導起電力が発生し、これが整流回路 2の出力に重畳されて、ダイオードD1を介してコンデ ンサC1に充電される。したがって、コンデンサC1に は整流回路2の出力電圧を昇圧した直流電圧が充電され る。このFETQ1のスイッチングのオン、オフの時間 を制御することにより、インダクタンスL1のエネルギ 一の蓄積を制御することで、昇圧電圧を出力することが できる。このような昇圧チョッパー3のFETQ1を用 いた昇圧電圧の制御は、汎用の制御ICを用いることに よって、回路の簡略化を図ることができる。また、昇圧 チョッパー制御手段 I C 6 1 の電源は、図示しないが昇 圧チョッパーのインダクタンスL1に現れる誘導起電力 を変圧し整流および平滑したものを使用している。

5

【0031】降圧チョッパー4は、昇圧チョッパー3の 出力端に、逆流素子用のダイオードD2とスイッチング 素子Q2の直列回路が接続されている。ダイオードD2 の両端にインダクタンスL1を介して平滑用のコンデン サC1が接続されている。また、スイッチング素子Q2 もまた電界効果型トランジスタ(FET)を用いてお り、FETQ2のドレインが昇圧チョッパー3の出力端 に、FETQ2のソースがインダクタンスL2とダイオ ードD2の接続端に接続されている。FETQ2のゲー トは、制御手段62と接続されている。降圧チョッパー 4はFETQ2のスイッチングにより、コンデンサC2 にかかる電圧を一定化して出力している。また、コンデ ンサC2と並列に分圧抵抗R31、R32が直列に接続 されて、降圧チョッパー4の出力電圧を検出し、またコ ンデンサC2と分圧抵抗R32の間に接続された電流検 出抵抗R33によって出力する電流を検出し制御手段6 に出力している。制御手段IC62は、検出された電圧 および電流から出力電力を積算した結果の基づいてFE TQ2のスイッチング制御を行い降圧チョッパー4の出 力電力を制御している。制御手段IC62は、図示しな いが外部から与えられる調光信号に応じて降圧チョッパ - 4の出力を低減させるなどの動作も行なっている。

【0032】負荷回路5は降圧チョッパの出力端に接続され、図示はしないが、極性反転回路として、4つの電界効果型トランジスタ(FET)からなるフルブリッジ回路と、フルブリッジ回路の出力端に接続し、高圧パルスを発生する始動回路などから構成されている。

【0033】また、高圧放電ランプDLは負荷回路5の 出力端に接続され、400Wのメタルハライドランプを 用いている。

【0034】次に、回路の動作を説明する。

【0035】商用交流電源1が200Vである通常動作の場合、昇圧チョッパー3は、約420Vの直流電圧を出力するように制御IC61によって制御されている。降圧チョッパー4は、ランプの定格出力400Wとなる用に制御IC62によって制御されている。

【0036】次に、商用交流電源1の電圧が落雷などの影響により100Vに変動した場合について説明する。このときにでも、昇圧チョッパー3の制御IC61は、昇圧チョッパーの出力が約420Vとなるように制御を行なう。このため、制御IC61、62に供給される電源も昇圧チョッパーの出力が低減することがないため、電源電圧の変動の影響を受けることなく維持され安定した制御を行なうことができる。

【0037】降圧チョッパー4はランプ定格出力の50%となる200Wとなるように出力制御を行う。このように制御することによって、昇圧チョッパー3に流れる電流値が増加することがないため、回路素子の発熱、破損を防ぐことができる。なお、昇圧チョッパー3の出力が、300V以下となる場合に髙圧放電ランプDLが立

消える現象も低減することができる。

【0038】電源電圧1の変動と高圧放電ランプDLに供給する電力との例を図2および図3に示す。この種の高圧放電ランプ点灯装置は電源電圧の変動が10%程度まで許容できるため、電源電圧が220~180Vまでは、ランプ定格電力を供給する。電源電圧が50Vまで低減した場合ランプ電力を100Wとなるように制御するまで、電源電圧によって線形的に(図2)または段階的に(図3)制御されている。

7 【0039】また、このとき高圧放電ランプDLが立消 える電力である100W未満とならないように制御を行 うことによって、電源電圧の変動によるランプの立消え をさらに抑制できる。

【0040】その後、電源電圧検出手段21によって商用電源電圧1が復帰した場合には、制御IC62は、降圧チョッパーの出力電力を高圧放電ランプDLの定格電力まで速やかに復帰させている。

【0041】さらに、外部から与えられる信号によって 高圧放電ランプDLを調光するときには、制御IC62 20 によって降圧チョッパー4の出力を所望の調光値に出力 電力を調整することができる。このため、調光制御を行 なう制御IC62との兼用が図れることが可能であり、 新たに部品を配置することがなく、回路の大型化、高コ スト化する必要がない。

【0042】本発明の第2の実施形態を図4を参照して 説明する。図4は第1の実施形態の点灯装置73および メタルハライドランプLPを装着した照明装置7を示し ている。照明装置7は、反射笠71、ソケット72及び 点灯装置73などから構成されている。メタルハライド ランプLPの口金7は照明装置7のソケット72に装着 されて使用される。ソケット72には高圧放電ランプ点 灯装置73の二次出力端が接続されメタルハライドラン プLPに電力の供給を行なっている。照明装置7は天井 面70によって支持される。

### [0043]

【発明の効果】請求項1の発明によれば、電源電圧の低下が生じた場合であっても、電源電圧により、降圧チョッパーの出力を低減させることができるため、回路の流れる電流値を抑えられ回路部品の熱対策、破損を抑制することができる。また、電源電圧の変動によって高圧放電ランプが立消えすること特性できる。また、制御回路を調光用の制御手段と兼用することも可能であるため、点灯回路を複雑、大型化を防ぐことのできる点灯回路を提供することができる。請求項2の発明によれば、請求項1の高圧放電ランプ点灯装置を用いているため請求項1の効果を奏する照明装置を提供することができる。

## 【図面の簡単な説明】

【図1】本発明の第1の実施形態である高圧放電ランプ 点灯装置の回路図。

50 【図2】電源電圧の変動とランプに供給する電力を線形

. . . . .

٠.

(5

的に制御を行うの例を示すグラフ。

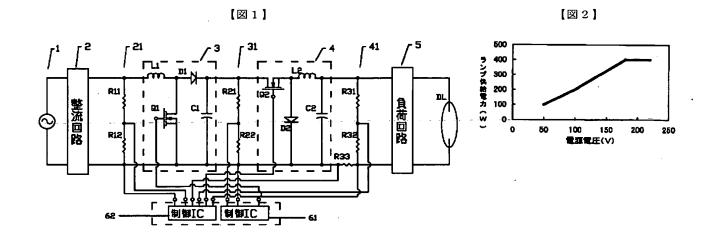
【図3】同じく段階的に制御を行なう例を示すグラフ。

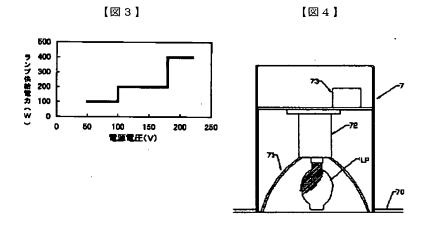
【図4】本発明の第2の実施形態である照明装置概略図。

# 【符号の説明】

- 1…商用交流電源
- 2…整流回路
- 21…電源電圧検出手段

- 3…昇圧チョッパー
- 4…降圧チョッパー
- 5 …負荷回路
- DL…高圧放電ランプ
- 6…制御手段
- 61…昇圧チョッパー制御IC
- 62…点灯装置制御 I C





フロントページの続き

(72)発明者 阿部 勲

東京都品川区東品川四丁目3番1号 東芝ライテック株式会社内

Fターム(参考) 3K072 AA11 AA12 AA13 BA03 BA05 BB01 CA16 DD06 DE05 GA02 GB18 GC04